

Digital Design and Verification Engineer (Vollzeit) (m/w)

Zu Ihren Kernaufgaben zählen:

- ✓ Entwicklung von komplexen digitalen Schaltungen (digitale Filter, State machines, Mikrocontroller Architekturen, uvm.) unter Zuhilfenahme von Hardwarebeschreibungssprachen wie VHDL oder Verilog
- ✓ Verifikation der digitalen Schaltungen / mixed signal Systeme mit verschiedensten Methoden (random based, formale Verifikation, Assertion based Verification, directed tests)
- ✓ Unterstützung der Kollegen im Labor bei der Inbetriebnahme der Integrierten Schaltkreise
- ✓ Anwendung von EDA Tools namhafter Hersteller wie Mentor oder Synopsys

Was wir von Ihnen erwarten:

- ✓ Eine abgeschlossene, technische Ausbildung auf Hochschulniveau
- ✓ VHDL / Verilog Kenntnisse
- ✓ Programmiererfahrung, hardwarenahe und/oder objektorientierte Programmierung
- ✓ Selbstständige, zuverlässige, lösungsorientierte und verantwortungsbewusste Arbeitsweise
- ✓ Flexibilität, Belastbarkeit sowie gutes Zeitmanagement
- ✓ Gute Englisch-Kenntnisse

Was wir Ihnen anbieten:

- ✓ Leistungsgerechte Vergütung
- ✓ Kollegiales Betriebsklima in einem jungen, professionellen Team
- ✓ Moderner Arbeitsplatz
- ✓ Gleitzeitregelung

Sie sind für ein mittelständisches R&D-Unternehmen tätig, in dem noch einiges an Gestaltungsspielraum besteht.

Dabei sind Sie maßgeblich an der Entwicklung der neuesten Chips für die Mobilfunkbranche beteiligt. Diese unterstützen die aktuellen und kommenden Mobilfunkstandards wie UMTS und LTE, auf Grund der hohen Stückzahlen und begrenzter Akkukapazität wird auch sehr großer Wert auf Effizienz bezüglich Fläche und Stromverbrauch gelegt.

Ihre vollständigen Unterlagen (Lebenslauf, Zeugnisse, sonstige Qualifikationsnachweise, Gehaltsvorstellungen) richten Sie bitte vorzugsweise per email an: office@dice.at

DICE GmbH & Co KG
Freistädterstraße 400
4040 Linz

Tel.: +43 (0)5 1777 15110
email: office@dice.at
web: www.dice.at